

63 Ilmenau  
Am Ehrenberg

Argumentation  
zur Herausgabe einer neuen wiss.-techn. Zeitschrift  
"Mikroprozessortechnik"

Die außerordentliche Dynamik der Weiterentwicklung der Mikroelektronik sowohl international als auch national erfordert auch Konsequenzen für die Profilierung wissenschaftlicher Publikationsorgane.

In der vorliegenden Argumentation werden thesenförmig schwerwiegende Gründe dafür benannt, daß es erforderlich ist, rasch eine neue wissenschaftlich-technische Zeitschrift mit dem integrierenden Titel "Mikroprozessortechnik" herauszugeben.

#### 1. Inhalt der Zeitschrift

Die international führende Applikation in der Mikroelektronik ist die Mikroprozessortechnik. Um sie baut sich eine Systemtechnik auf, die vom Entwurf hochintegrierter Schaltkreise bis zur Implementierung von Programmen in unterschiedlichsten Anwendergeräten reicht. Die Mikroprozessortechnik begründet eine neue Denkweise in der Technik überhaupt, da Mikroprozessoren als universelle Automaten sowohl eine neue Qualität der Erzeugnisse als auch ein wesentlich höheres des Niveaus ihrer Fertigung ermöglichen. Sie ist einerseits spezifisch in sehr vielen Fachgebieten integriert (Rechentechik, Steuerungstechnik, Nachrichtentechnik, Meßtechnik, Robotertechnik usw.), sie ist andererseits ein in der Bedeutung stetig wachsendes eigenständiges Wissenschaftsgebiet. Von der Entwicklung der Mikroprozessortechnik hängt wesentlich ab, wie schnell sich die Produktivkräfte in unserer Gesellschaft in den nächsten Jahrzehnten überhaupt entwickeln.

Aus dieser generellen Bedeutung der Mikroprozessortechnik folgt der Inhalt der neuen Fachzeitschrift:

##### 1.1. Fachwissenschaftliche Beiträge

- Mikroprozessor-Systemtechnik
- Architekturen von Mikroprozessor- und Mikrorechner-Systemen
- Entwurf von Mikroprozessor-System-Elementen (CPU, RAM, ROM, Interfaces usw.)
- Mikroprozessor-Prüftechnik und Logikanalyse

- Basisalgorithmen, Assembler-Makroassembler-Programme und Programme in Silizium
- Assemblersprachen, Fachsprachen, Mikrorechnersprachen
- Betriebssysteme, Echtzeitbetriebssysteme
- Beschreibungssprachen des Mikroprozessor-Geräte und Programm-entwurfes (Registertransfersprachen, Compilersprachen, Geräte-entwurfssprachen)
- Graphen-Beschreibungen (Automatengraphen, Petri-Netze, Fluß-diagramme, Programmablaufgraphen, Struktogramme)
- Entwurfsarbeitsplätze (Programm- und Geräteentwicklungssysteme)
- Test- und Service-Systeme der Mikroprozessor-Gerätetechnik und von Mikrorechnern
- Simulation und Emulation von Mikroprozessor-Anwendergeräten und -gerätesystemen
- Spezielle schaltungs- und programmtechnische Lösungen hoher Effektivität
- Spezielle mathematisch-algorithmische Verfahren
- Technologie der Programmierung in der Mikroprozessor-Schaltkreistechnik und Mikroprozessor-Gerätetechnik (Einheit von Hard- und Software)
- Verifikations- und Zuverlässigkeitsuntersuchungen in der Mikroprozessortechnik
- Kommunikation, interaktiver Dialog von Mensch-Maschine und Mensch-Prozeß
- Entwicklung neuer Kommunikationsmedien Mensch-Maschine (Graphik-Phonetik-natürliche Sprache)
- Prozeß-Interface-Systeme, Standard-Interfaces der Mikroprozessor- und Mikrorechnertechnik (digital-parallel,-seriell, analog)
- Mikroprozessor-Systemstandards, algorithmische Standards, Sprachstandards
- Konkrete Schaltkreisfamilien-Beschreibungen, neue Systemmerkmale
- Entwicklungstendenzen, Prognosen
- Spezielle Mikroprozessor-Anwendungen, Schachcomputer, Musikcomputer, programmierbare Taschenrechner, elektronisches Geld, Spielautomaten, Computergrafik, Computerpoeme

## 1.2. Marktwirtschaftliche Beiträge

- Beschreibungen von Schaltkreisfamilien und Ergänzungsschaltkreisen der DDR-Produktion
- Geräte- und Gerätesystembeschreibungen der DDR-Produktion
- Marktanalysen (national, international)
- Messeberichte, Messevorschauen, Messeanalysen

## 1.3. Weiterbildungsreihen

- Allgemeine Mikroprozessortechnik
- Geschichte der Rechentechnik bis zur Mikroprozessortechnik
- Petri-Netze als Beschreibungsmittel der Mikroprozessor- und Mikrorechentechnik
- Fachsprachen in der Mikroprozessortechnik
- Theorie algorithmischer Sprachen
- internationale Programmiersprachen
- Standard-Interfaces
- Elektronisches Geld

## 1.4. Spezielle Rubriken

- Buchbesprechungen, Dissertationen
- Bibliographien (Bücher, Zeitschriften)
- Tagungen/ Lehrgänge
- Neuerervorschläge/ Patente
- Wettbewerbe
- Ausstellungen
- KDT-Arbeit
- RGW-Zusammenarbeit Mikroprozessortechnik

## 2. Herausgabe der Zeitschrift

Die wissenschaftlich-technische Zeitschrift Mikroprozessortechnik ordnet sich neben die Nachbarzeitschriften Nachrichtentechnik/Elektronik, messen-steuern-regeln, radio-fernsehen-elektronik, Elektrie, Feingerätetechnik des VEB Verlag Technik ein. Da diese Zeitschriften bereits seit ca. 30 Jahren bestehen, ist die Herausgabe einer neuen Zeitschrift besonders nach dem revolutionären Umbruch, durch die Mikroprozessortechnik (bereits seit ca. 13 Jahren) als höchst dringend zu bezeichnen.

Herausgeber der Zeitschrift "Mikroprozessortechnik" sollte das Präsidium der KDT, Fachverband Elektrotechnik sein. Insbesondere wird sie getragen durch die "Wissenschaftliche Sektion Mikroprozessortechnik" in KDT-Fachverband Elektrotechnik.

Die Gründung dieser Wissenschaftlichen Sektion erfolgte mit 7 Fachausschüssen am 25. 2. 1983. Sie umfaßt ca. 20 Fachunterausschüsse, deren Konstituierung gegenwärtig vollzogen wird.

Mit der Herausgabe einer neuen Zeitschrift zur Mikroprozessortechnik leistet die DDR einen wesentlichen Beitrag zur RGW-Arbeit auf diesem Gebiet.

Das ist für die Verwirklichung des "RGW-Programmes zur breiten-wirksamen Nutzung der Mikroprozessortechnik in den Volkswirtschaften der Mitgliedsländer" von großer Bedeutung.

Ebenso ist es eine Basis der KDT-fachwissenschaftlichen Arbeit in Bezug auf die Kommission Mikroelektronik der Ingenieurverbände der sozialistischen Länder.

Für die Mitarbeit im Redaktionsbeirat kann folgender Kreis von Fachwissenschaftlern genannt werden (Vorschläge):

Prof. W. Cimander ✓	(TU Dresden)
Prof. G. Meyer ✓	(TH Karl-Marx-Stadt)
Dr. A. Jugel ✓	(Robotron Dresden)
Prof. W. Liebich	(TH Ilmenau)
Prof. M. Seifart ✓	(TH Magdeburg)
Dr. R. Kuhn	(Werkzeugmasch. K.-M.-Stadt)
Prof. D. Eckarat ✓	(ZKI-Dresden)
Prof. K. Bernstein	(Buma Karl-Marx-Stadt)
Dr. D. Brose ✓	(Elektronik Gera)
Doz. J. Zaremba	(HU Berlin)
Prof. M. Roth ✓	(TH Ilmenau)
Dr. G. Naumann	(Robotron Dresden)
Doz. O. Pullow	(WPU Rostock)
Dr. D. Reinert	(Robotron K.-M.-Stadt)

Dr.	Fraikin	(ZFTM Dresden)
Dr.	Conrad	(FW Erfurt)
Prof.	Metz	(TU Dresden)

Die Zeitschrift sollte sich zum neuen Fachzentrum herausbilden, um zu gewährleisten, daß der Autorenkreis in möglichst geschlossener Weise zum höchsten Entwicklungsstand dieses Gebietes beiträgt.

Entsprechend ist die Arbeit der WS Mikroprozessortechnik sowohl auf die Profilierung der Zeitschrift als auch der zugehörigen Wissenschaftlichen Tagungen, Kolloquien, Schulen und Lehrgängen orientiert.

Ein solches Zentrum ist für die Integration der Fachkräfte in der DDR von großer Bedeutung, da sonst die stark anwachsenden Anforderungen an die Mikroprozessortechnik (16 Bit, 32 Bit, - Prozessoren, Programme in Silizium, höhere Sprachen, Compilerbau) nicht erfüllt werden können.

Mit der Herausgabe dieser Zeitschrift müssen Mathematiker, Physiker und Ingenieure, die unterschiedlichen Gebieten entstammen, auf das neue Gebiet Mikroprozessortechnik von Schaltkreisentwurf bis zum Programm zusammengeführt werden.

### 3. Ökonomie der neuen Zeitschrift "Mikroprozessortechnik"

#### 3.1. Redaktion

*2 Red. 1 Malch.*

Zur Gewinnung einer Redaktion wird vorgeschlagen, die Fachzeitschrift "Fernmeldetechnik" desselben Verlages und der Herausgabe durch den FV Elektrotechnik mit der fachgebietsgleichen Fachzeitschrift Nachrichtentechnik zusammenzulegen.

#### 3.2. Umfang

40 Seiten, Farbdruck-Umschlag und ausgewählte Innenseiten, Einlageblätter

#### 3.3. Preis

5,00 M (mit Einlageblättern)

#### 3.4. Ökonomie

- Wesentliche Erhöhung der "Papiereffektivität" durch einen hohen Gebrauchswert (Fernmeldetechnik ca. 0,13 M je A4-Blatt, rfe ca. 0,1 M je A4-Blatt, Magazin ca. 0,05 M je A4-Blatt, Mikroprozessortechnik 0,25 M je A4-Blatt).

Im Vergleich zur Fernmeldetechnik würde damit etwa eine Verdoppelung der Papiereffektivität erreicht.

- Hohe Steigerung der Druckeffektivität

Bei der Einbeziehung der Mikroprozessortechnik in verteilter Weise in anderen Fachzeitschriften (gegenwärtiger Stand) tritt eine beträchtliche Druckredundanz auf:

z. B. rfe ca. 25 % Mikroprozessortechnik  
ca. 75 % für Mikroprozessortechniker

uninteressante Beiträge (Radiotechnik, Fernsehtechnik, allgemeine Elektronik, Meßtechnik usw.). Dagegen fehlen die Programmiersprachen, Algorithmentheorie usw.

- Hohe Exportrentabilität

Eine neue Fachzeitschrift Mikroprozessortechnik ließe sich sowohl in SW als auch in NSW mit hoher Exportrentabilität verkaufen.

Sie weist zudem die DDR als modernes und leistungsfähiges Land aus.

- Reduktion von Selbsthilfepublikationen von Betrieben und Hochschulen, die gegenwärtig zur geschlossenen Darstellung der Mikroprozessortechnik mit hohem Papierverbrauch unumgänglich waren

- Verringerung des unerträglichen Defizites an qualifizierter Fachliteratur zur Mikroprozessortechnik

#### 4. Gesamtwertung

Eine neue Zeitschrift Mikroprozessortechnik ermöglicht:

- eine wesentliche Unterstützung bei der Verwirklichung des Mikroelektronikprogramms der DDR
- eine effektive Qualifizierung und Profilierung des wachsenden Fachkollegenkreises dieses Gebietes
- eine bedeutende Hilfe in der Standardisierung, der Sicherung der Kompatibilität von Hard- und Software
- eine Erhöhung des Gewinnes der Verlagsproduktion (SW und NSW)
- eine wesentliche Erhöhung der Papiereffektivität ohne zusätzlichen Papierverbrauch
- eine effektive Repräsentanz der DDR-Leistungen in der Mikroelektronik im internationalen Rahmen
- eine bedeutende Förderung des Applikationsniveaus und der Applikationsbreite der Mikroprozessortechnik in der DDR
- eine bedeutende Konzentration der fachwissenschaftlichen Arbeit bei Reduktion des Rechercheaufwandes