

ZKD

VEB Kombinat Mikroelektronik
Erfurt
Herrn Dr. Gerhard Schulze
Rudolfstr. 47
Erfurt
5010

371 MP/we-wi 17.7.1989

Sehr geehrter Herr Dr. Schulze!

Beiliegend sende ich Ihnen zwei Manuskripte zu Prozessorsystemen zur Ansicht:

1. Der 80486 und seine Familie (in Vorbereitung für MP 9/89)
2. Programmierung des Prozessors 80286 im Protected Mode.

Von den Autoren des über Prof. Münzer eingereichten zweiten Beitrages wird gegenwärtig der zweite Teil vorbereitet, der die Beschreibung der Interrupttechnik des 80286 im Protected Mode ~~und~~ je ein Beispielprogramm für die Taskumschaltung und die Interruptprogrammierung enthalten soll.

Auf Vorschlag von Prof. Münzer bitte ich Sie in diesem Zusammenhang, zu prüfen, ob - möglichst bis Ende Juli - als Alternative zum 80286 zwei Muster der CPU 80601 zur Verfügung gestellt werden können, um deren Applikation des Protected Mode zu beschreiben.

Da ich voraussichtlich vom 10. bis 28. August im Urlaub sein werde, teilen Sie mir bitte mit, ob es Ihnen möglich sein wird, noch vor dieser Zeit zu einem Gespräch über unsere weitere Zusammenarbeit in die Redaktion zu kommen. Bei dieser Gelegenheit könnten Sie sich auch einen Überblick über den gegenwärtigen Manuskriptbestand verschaffen.

Mit freundlichen Grüßen



Weiß
Verantw. Redakteur

Anlage
Manuskripte